

## 主務官庁

経済産業省

## 目的

電子回路基板技術における生産技術及び応用技術の基礎的、独創的研究に対して助成・顕彰するとともに国際交流などを通じて、電子回路基板技術の振興を図る。

## 事業名

調査研究助成

## 募集方法

公募

## 助成対象者

つぎの機関・団体等、または同機関・団体等に所属する常勤の研究者・技術者等

- (1) 大学及び高等専門学校
- (2) 国公立等の研究機関
- (3) その他本財団で認めた機関・団体等

## 助成内容/対象

電子回路基板技術に関する基礎技術、応用技術及び生産技術の調査・研究を対象とし、その成果が電子回路基板の発展に寄与することが期待できるもの

## 募集期間

応募時期(20年度)

7月1日～8月15日

決定時期

11月上旬

応募制限

機関指定/在日外国人可

## 選考方法

選考委員会で選考し、理事会で決定

## 助成期間

1年間(1月1日～12月31日)

## 助成金額

100万円/件(最大)

※研究のための設備・什器備品費、使用耗品費等指定費目以外の使用は不可

## 産業財産権の導入費等

特許の出願費等については、助成の対象外となる。

## 産業財産権の帰属

特許等の出願者(大学、研究者等)に帰属する。

## 採択予定件数(平成21年度)

原則として10件

## 採択テーマの事例(平成19年度)

- 1 多軸負荷における電子デバイス用非鉛系はんだ接合材の低サイクル疲労強度および寿命評価
  - 2 実習教材を目的とした電子回路基板の設計
  - 3 超高密度電子電装基板の等価複合モデルによる最適構造解析
  - 4 電子デバイス用非鉛はんだ接合材の熱疲労強度評価法の開発
  - 5 検査治具の低圧接触によるICのリード浮き検査の検査回路の開発
  - 6 ナノトランスファーによるトップコンタクト電極回路の形成と特性評価
  - 7 屈折率分布型並列光導波路の開発と光・電気混載基板への応用
- 他12件

## 申請・問合せ

〒163-1388

東京都新宿区西新宿六丁目5番1号

新宿アイランドタワー43階

TEL 03-5323-8828

Fax 03-5323-8828

URL <http://www.ecb-zaidan.or.jp/>

e-mail [jimukyoku@ecb-zaidan.or.jp](mailto:jimukyoku@ecb-zaidan.or.jp)

## 特記事項

掲載情報は調査時点(平成21年1～2月)のもので、最新の詳細は、財団のホームページまたは担当者にお問合せください。